

FIG.1

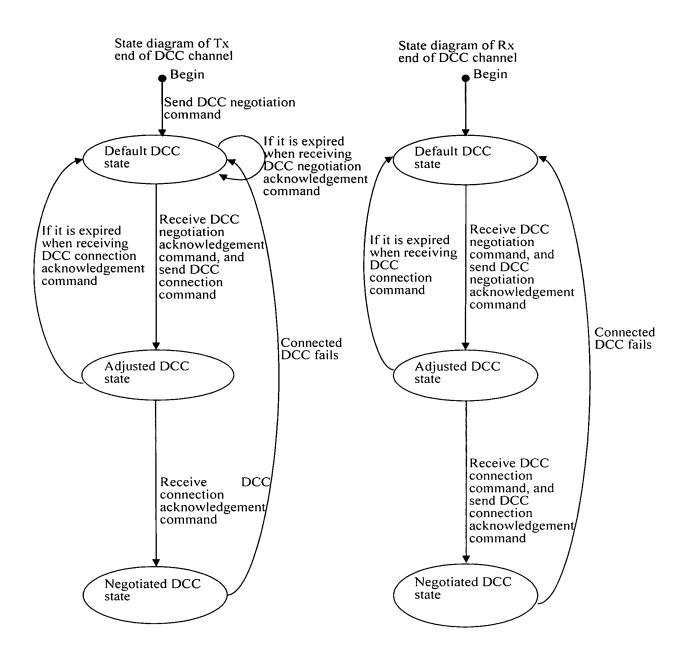


FIG.2

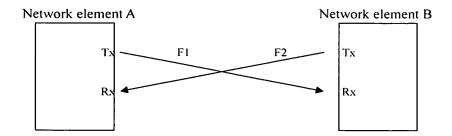


FIG.3

## Network element A

D bytes available to transmitting end of DCC

D1	D2	D3	D4	D5	D6	D7	D8	D9	D10	DH	D12	Rsvd	Rsvd	Rsvd	Rsvd
1	1	1	1	1	0	0	1	1	0	0	0	Х	Х	Х	х

## D bytes available to receiving end of DCC

D1	D2	D3	D4	D5	D6	D7	D8	D9	D10	D11	D12	Rsvd	Rsvd	Rsvd	Rsvd
1	1	1	0	1	0	0	1	1	0	1	0	Х	Х	Х	Х

## Network element B

D bytes available to transmitting end of DCC

DI	D2	D3	D4	D5	D6	D7	D8	D9	D10	DH	D12	Rsvd	Rsvd	Rsvd	Rsvd
1	1	l	1	l	0	1	l	0	0	0	0	х	X	Х	Х

## D bytes available to receiving end of DCC

DI	D2	D3	D4	D5	D6	D7	D8	D9	D10	DH	D12	Rsvd	Rsvd	Rsvd	Rsvd
1	1	1	0	ì	0	0	1	i	ı	0	0	х	Х	Х	Х

FIG.4